No English title available

Patent number:	JP51107453 (A)	Also published as:
Publication date:	1976-09-24	DP54027938 (B)
Inventor(s):	KASHIWAZAKI HIROSHI; OGATA FUMIO +	JP993140 (C)
Applicant(s):	HITACHI LTD +	(/
Classification:		
- international:	G05F1/14; G05F1/20; G05F1/24; H01F29/04; H02M5/12; H02P13/06; G05F1/10; H01F29/00; H02M5/02; H02P13/00; (IPC1-7): G05F1/14; H01F29/04; H02P13/06	
- european:		
Application number:	JP19750031208 19750317	
Priority number(s):	JP19750031208 19750317	
Abstract not availabl	e for JP 51107453 (A)	

Data supplied from the **espacenet** database — Worldwide

19 日本国特許庁

公開特許公報





_{昭和} 50_年 3 **月7** _日

特許庁長官 殿

(2,000円)

発 明 者

足 * 有

但何日 日 (ほか1 名)

特許出願人

ま 所 東京都千代田区丸の内一丁目5番1号

8 85(510)株式会社 日 立 製 作

* * 吉 山 博

代 理 人

展 所 東京都千代田区丸の内一丁目5番1号株式会社 日 立 製 作 所 内

電 話 東 京 270-2111 (大代表)

^{氏 名} (6189)弁理士高 橋 明



服 細 書

発明の名称

交流電圧調整装置

特許請求の範囲

タップ付巻線の各々のタップが該タップととに 接続された半導体スイツチにより切換えられて出 力電圧が調整される電圧調整用変圧器と、上記半 導体スイッチの各々をオンせしめるためのゲート パルスを増幅するために上記半導体スイッチごと に設けられたゲートパルス増幅器と、上記電圧調 整用変圧器の出力電圧を主電源電圧に加算すると とにより得られる主系統出力電圧を検出するとと もに該検出した主系統出力電圧の値に応じて該出 力電圧があらかじめ定められた設定電圧にほぼ一 致するように上記タップ付巻線ごとに 1 個の半導 体スイッチを選択しかつ該半導体スイッチに対応 する上記ゲートバルス増幅器にゲートバルスを供 給するための制御回路とから成る交流電圧調整装 置において、上記制御回路は上記ゲートパルス増 幅器に連続発振故障が生した場合には、上記主系 ①特開昭 51-107453

④公開日 昭51. (1976) 9.24

②特願昭 50-3/208

②出願日 昭知.(1975) 3. 17

審查請求 未請求

(全4頁)

庁内整理番号 6945 58

⑩日本分類 58 H/3/ 56 B/03./

(1) Int.C1?
G05F //14
H01F 29/04

HO2P 13/06

統出力電圧の検出値にかかわらず上記故障したゲートバルス均幅器によりオンされる半導体スイッチを該半導体スイッチの接続されたタップ付巻線内で選択するとともに、上記ゲートバルス増幅器には、該故障したゲートバルス増幅器が選択されるときに該増幅器によりオンされる半導体スイッチの接続されたタップ付巻線内の他の1個の半導体スイッチを選択するように構成されたことを特徴とする交流電圧調整装置。

発明の詳細な説明

本発明は交流電圧調整装置に係わり、特に半導 体素子による無接点タップ切換変圧器を用いた交 流電圧調整装置に関する。

電圧調整用のタップ付変圧器の出力電圧をタップを半導体素子、例えばサイリスタにより切換えることにより調整し、この出力電圧を主電源に加えて主系統の出力電圧を調整する、という方法を用いた交流電圧調整装置が一般に用いられている。このような交流電圧調整装置では、タップ切換の



ためのサイリスタはゲートバルス増幅器からゲー トバルスを供給されるが、ゲートバルス増幅器が 故障すると主系統の動作に重大な障害が生じる。 すなわち点弧すべきサイリスタスイツチのゲート パルス増幅器が無出力故障となる(これをパルス 欠相という)と負荷への電力供給ができなくなる。 また点弧すべきでないサイリスタスイツチを駆動 するためのゲートバルス増幅器が異常発振して出 力が続けて出されると、この増幅器と他のゲート バルス増幅器から同時に出力が出され、したがつ て2個の相異るサイリスタスイツチがオンしてし まう。この場合には2個のサイリスタを介して同 一変圧器巻線の2タップ間が短絡するから、過電 流によりサイリスタが破壊される。それゆえ、従 来では、上記したようないずれの場合にも、故障 検出により主系統回路をオフにするというシーケ ンスが採用されていた。しかるに、負荷への電力 供給の停止を極力回避する必要のあるような場合 には、主系統回路に何らの故障がないにも拘らず 電圧調整装置の故障のため電力供給を停止しなけ

D I

図の1例であり、第2図は第1図の装置の制御回路系統図の具体例である。ここで第1図の部分は従来の方式と同一である。

第1図において、主電源は左方の2端子間に印加され、この電源は電圧調整用変圧器7に入力される。変圧器7は二次側にタップのある3個の変圧器から構成されている。サイリスタスイツチ1~6の各々は逆並列接続されたサイリスタ素子より成つており、1巻線ごとに1個のみのスイッチ1かよンするように制御される。例えばサイリスタスイッチ1かよび2はつねに一方のみがオンされる。したがつて3個のタップ付変圧器出力は加算されたのち出力変圧器8を介して主電源電圧に加算され、右方の端子へ主系統出力電圧としてとり出される。

第2図は本発明の特徴とするサイリスタスイツチの制御回路の一実施例であり、タップ制御回路 16、点弧信号固定回路17、パルスストレッチャ18 および19、ゲートパルス増幅器20 および21の故障検出回路22および23から構成さ ればならないという欠点が生じる。

本発明の目的は、上記した従来技術の欠点をなくし、サイリスタ等の半導体スイッチにケートバルスを供給するゲートバルス増幅器が故障した場合にも、常に負荷に電力を供給しうる交流電圧調整装置を提供するにある。

上記の目的は、本発明になる交流電圧調整装置において、各々のゲートパルス増幅器の故障を該増幅器の入出力パルスを比較することにより検出するとともに、もしパルス欠相故障が生じていればその増幅器により駆動される半導体スインチのタップに接続された半導体スインチを駆動するようにし、かつもし異常発振故障が生じていれば、その増幅器により駆動される半導体スインチのタップの属する巻線内の他のタップに接続された半導体スインチの駆動を停止するような制御機能を有せしめることにより選せられる。

以下本発明の詳細を実施例により説明する。第 1 図は本発明になる交流電圧調整装置の電力系統

れている。ただし、第2図ではサイリスタスイツ チ1 および 2の制御回路のみが詳細に示されてお り、他のスイツチの制御回路も同じ構成のため省 略されている。

この回路の動作は、次のごとくである。まず、計器用変圧器 9(第1図)により主系統の出力電圧が検出されて第2図のタップ制御回路 1 6 に入力される。タップ制御回路 1 6 ではこの主系統電圧の値に応じて各巻線ごとのどのサイリスタスイッチを点弧して設定電圧にするかを判定して点弧サイリスタを決定し、そのサイリスタへの点弧信号を送出する。

ことで、例えばゲートバルス増幅器 200 故障 検出回路 22では、増幅器 20の入力と出力とが 比較され、これが一致していれば正常と判断し、 入力がないときに出力があれば異常発振故障と判 断し、さらに入力があつて出力がないときには、 無出力故障(バルス欠相)と判断する。したがつ て例えばタンプ制御回路 16 からサイリスタスイ ッチ1への点弧信号が発せられたとき、もし故障 検出回路22によりゲートパルス増幅器20が正常と判定されていれば点弧信号固定回路17は点弧信号をそのままパルスストレッチャ18をを介してゲートパルス増幅器20へ印加され、ゲート点弧回路14を介してサイリスタスイッチ1が対力である。ただしパルストレッチャ18は例のダイオードの直列回路で構成され、点弧個のダイオードの直列回路で構成され、点弧機能を有し、サイリスタ転流時に直列サイリスタのサイリスタに過電圧が印加されるのを防止するために設けられている。

次に、タップ制御回路16から例えばサイリスタスイツチ1へ点弧信号が発せられているとき、もしゲートパルス増幅器20に無出力故障が発生していれば、故障検出回路22がこれを検出して、点弧信号固定回路17をパルスストレッチャ18への点弧信号をパルスストレッチャ19へ切換えるように制御する。したがつてタップ制御回路16からの点弧信号はパルスストレッチャ19、パル

テップが小さければその影響は小さく、それゆえ 主系統の運転中止が重大な障害となるような場合 には小幅の電圧変動よりも運転が継続できるとい う効果は大である。

なお、第1図のようにタップ付巻線が複数個あ

ス増幅器 2 1 および ゲート点弧回路 1 5 を介してサイリスタスイツチ 2 に印加されとのスイツチ 2 をオンせしめる。

また例えばゲートバルス増幅器 2 1 が異常発振を生じるとサイリスタスイツチ 2 がオンされる。 5 この場合にサイリスタスイツチ 1 へ点弧信号を送ると電圧調整用変圧器 7 の二次巻線が短絡されてしまう。しかるに第 2 図の本発明の回路では、上記の異常発振を故障検出回路 2 3 が検出し、タップ制御回路 1 6 からの点弧信号がサイリスタスイッチ 1 あるいは 2 のいずれに出されていてもこれをサイリスタスイッチ 2 の方、すなわちバルスストレッチャ 1 9 の方へ印加するように点弧信号固定回路 1 7 を制御する。したがつて 1 つのタップ付巻線の巻線間短絡を生ずることはない。 5

以上のようにしてつねに1タップ付巻線内では つねに1個のみのサイリスタスイツチをオンせし めることができるが、ゲートバルス増幅器故障時 には主系統出力電圧の調整があらくなることはさ けられない。しかるに、タップによる電圧調整ス

る場合には、故障を生じた増幅器に接続されてい 1 る巻線部分でのタップ調整は正常でなくなるから、 その調整の乱れた量に応じて他の巻線部分のタッ プ調整を主系統出力電圧が設定値になるべく近づ くように制御すれば本発明は一層有効なものとす 5 ることができる。

図面の簡単な説明

第1図および第3図の各々は本発明になる交流 電圧調整装置の実施例を示し、第2図および第4 図は第1図および第3図の各々の実施例の半導体 スイッチの制御回路の具体例を示すものである。

符号の説明

1, 2, 3, 4, 5, 6

電圧調整用変圧器

10、11、12、 13 サイリスタ

16 タップ制御回路

17 点弧信号固定回路

18、19

(a)

7

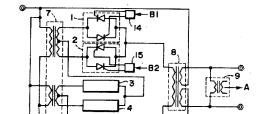
20, 21, 28

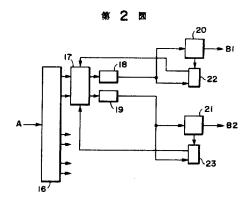
ゲートパルス増幅器

22, 23, 29

故障検出回路

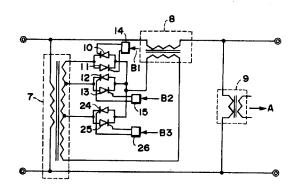












添附書類の目録

前記以外の発明者、特許出願人または代理人

 たタチンサイワイチョウ

 茨城県日立市幸町3丁目・1番1号

 たタチェイサクショ ヒタチョウショウナイ

 株式会社 日立製作所 日立工場内

 オ ガタフェィス

 尾 形 文 夫



